**成都三零嘉微电子有限公司2017校园招聘简章**

**公司简介：**

成都三零嘉微电子有限公司隶属卫士通信息产业股份有限公司（股票代码002268）。

公司经过10年的耕耘，现有人员规模达到130余人。公司是专业从事信息安全与通信安全系统相关芯片产品开发、测试、销售与服务的高科技企业。公司建成有世界同步的芯片设计开发平台，拥有全流程的自主设计开发能力。公司采用灵活先进的管理机制，在信息安全与通信安全芯片领域的技术和产品处于国内领先地位，在专用芯片设计领域拥有多项技术发明专利。

**具有竞争力的薪酬：**

博士：年收入16万-18万（另外提供安家费15万-20万）

硕士：年收入10万-16万

**完善的福利体系：**

员工培训：新员工采用“一对一在岗帮带”培训体系，每年定期组织新员工融入培训，根据业务需求组织专业技能相关内训及外训。

各类补贴：公司为员工提供交通补贴、工作餐补贴、通讯费补贴等。

社会保险：公司为员工缴纳养老保险、医疗保险、工伤保险、失业保险、生育保险

商业保险：公司为所有员工购买商业保险（含意外伤害、重大疾病、门诊住院医疗）

住房公积金：以成都市规定最高比例缴纳。

上班时间：9:00—17:00 周末双休

员工假期：暑期高温假、春节假期、其它所有法定假期、年休假、婚假、丧假、产假、陪产假、哺乳假等相关假期。

文化活动：公司组织丰富多彩的文化活动及比赛，如年会、羽毛球赛、摄影比赛、歌唱比赛、足球赛、篮球赛、青年联谊派对等各项文体活动。

员工餐厅：工作园区设有宽敞明亮的员工食堂，饭菜搭配科学合理，物美价廉。

员工宿舍：公司将为新员工申请公司附近的高新区青年公寓，交通便捷、价格实惠。

**具体招聘岗位及要求：**

**数字前端设计工程师**    5人        工作地点：成都     学历要求：硕士

熟练使用Verilog 、VHDL、System Verilog等语言；

熟练使用Modelsim、NC verilog、VCS等EDA工具；

熟悉DDR2/3接口协议者优先；

熟悉高速接口USB2.0/USB3.0协议、PCIE2.0/3.0协议者优先具备相关的开发经验优先；

熟悉AMBA系统设计总线AXI/AHB/APB者优先；

熟悉SATA协议者优先；

**芯片验证工程师** 5人        工作地点：成都          学历要求：硕士

能够使用验证方法学，独立搭建验证环境，承担模块验证工作，统计验证覆盖率；

能够参与或者主导系统功能验证、后仿验证工作；

熟练使用Verilog 、VHDL、System Verilog等语言；

熟练使用Modelsim、NC verilog、VCS等EDA工具；

熟悉DDR2/3接口协议者优先；；

熟悉高速接口USB2.0/USB3.0协议、PCIE2.0/3.0协议者优先具备相关的开发经验优先；熟悉AMBA系统设计总线AXI/AHB/APB者优先；熟悉SATA协议者优先；

**FPGA设计工程师**  1人 工作地点：成都 学历要求：硕士

熟练FPGA器件架构、开发环境及设计流程，有FPGA使用经历；

熟练Verilog来独立完成FPGA设计，并能进行时序仿真和验证调试；

有FPGA原型验证经验优先；

有较强的文档编写能力，英语6级以上，能熟练阅读英文技术文档；

**嵌入式软件开发工程师** 1人 工作地点：成都 学历要求：硕士

熟练掌握C/C++语言，熟悉操作系统原理；

熟悉ARM、DSP等处理架构，具有Linux平台开发经验；

具有UART、SPI、DMA等接口通信协议，具有底层驱动开发经验；

具备英文读写能力，能熟练阅读模块IP Data Sheet

**嵌入式软件开发与测试工程师** 2人 工作地点：成都 学历要求：硕士

扎实的操作系统、数据结构及微机原理理论基础；

熟悉大容量存储技术或类似算法研究者优先；

有U-boot、UCOS或Linux移植开发经历；；

具有ARM、X86、MIP等体系架构之一者优先；

熟悉USB、TCP/IP、SD/SDIO等协议者优先；

熟悉软件测试流程、测试工具和测试方法，能独立设计测试代码；

有嵌入式软件测试经验者优先；

有实际产品开发经验者优先；

有较强的分析问题、解决问题能力；

**密码协处理器研发工程师**  2人         工作地点：成都            学历要求：硕士

具有扎实的数学、数字电路设计基础，熟悉数字电路设计、仿真、综合等流程，有密码学知识背景者优先；

干活踏实，积极主动，责任心强，具备较强的团队合作精神并能承担一定的工作压力；

有一定的CPU、DSP、GPU等体系架构设计以及FPGA正向设计经验者优先；

**密码芯片安全防护研发工程师**  2人         工作地点：成都            学历要求：硕士

具有扎实的数学、数字电路设计基础，熟悉数字电路设计、仿真、综合等流程，有密码学知识背景者优先；

干活踏实，积极主动，责任心强，具备较强的团队合作精神并能承担一定的工作压力；

有侧信道攻击与防护设计经验者优先；

**数字后端设计工程师**  2人         工作地点：成都            学历要求：硕士

有扎实的微电子技术相关基础知识和电路知识；；

熟悉ASIC数字后端设计流程；

对DFT设计及芯片的生产流程与封装有较好的理解；

熟练使用UNIX/Linux，shell/perl/tcl语言；

熟悉RTL2GDS/netlist2GDS流程的布局布线、电源完整性分析、信号完整性分析、物理验证、参数提取、静态时序分析、功耗分析等各项工作并具备一定经验；

学习能力强，能快速掌握新的知识和技能；

良好的英文阅读能力；

**模拟电路设计工程师**  1人 工作地点：成都 学历要求：硕士

有扎实的微电子技术的基础知识和模拟、数模混合或射频电路知识；

熟练使用UNIX/Linux、shell/perl/tcl 语言；

熟练使用模拟、RF 电路常规仿真工具spectra(RF)、hspice(RF)等；

熟练使用数模混合电路常规仿真工具AMS、Finesim、Nanosim、Hsim 等；

熟练使用模拟及RF 电路版图设计工具cadence Virtuoso；

能独立完成OP、Bandgap、OSC、LDO 等基本的模拟IP 核电路设计或RFID 芯片射频；

模拟前端设计：􀁺 能独立完成基本模拟、RF 模块版图设计并对定制版图设计人员提供技术指导；

具有良好的英文阅读能力；

**简历投递：宣讲会现场投递或**投递简历至hly@30javee.com。

**简历命名方式：学校+姓名+学历+应聘职位**

**联系方式 ：**

**成都三零嘉微电子有限公司**

地址：四川省成都市高新区云华路333号

邮编：610041 电话：028-62385732

传真：028-85168520